

(12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES
PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges Eigentum
Internationales Büro



(43) Internationales Veröffentlichungsdatum
3. August 2000 (03.08.2000)

PCT

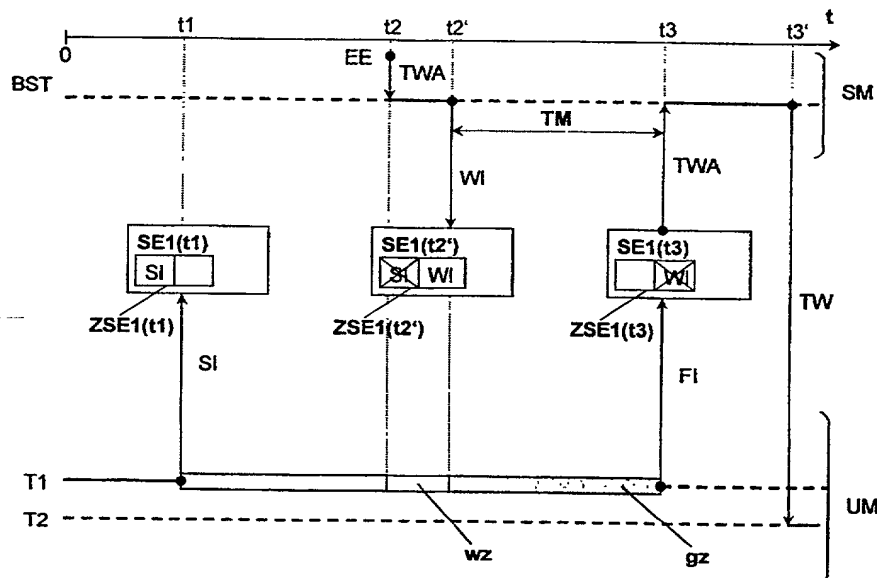
(10) Internationale Veröffentlichungsnummer
WO 00/45236 A3

- (51) Internationale Patentklassifikation⁷: G06F 9/46 (72) Erfinder; und
(21) Internationales Aktenzeichen: PCT/DE00/00077 (75) Erfinder/Anmelder (nur für US): SPITZ, Gerhard
[DE/DE]; St.-Cajetan-Strasse 13, D-81669 München
(DE).
(22) Internationales Anmeldedatum: 11. Januar 2000 (11.01.2000) (74) Gemeinsamer Vertreter: SIEMENS AKTIENGE-
SELLSCHAFT; Postfach 22 16 34, D-80506 München
(25) Einreichungssprache: Deutsch (DE).
(26) Veröffentlichungssprache: Deutsch (81) Bestimmungsstaaten (national): CA, US.
(30) Angaben zur Priorität: 199 03 599.7 29. Januar 1999 (29.01.1999) DE (84) Bestimmungsstaaten (regional): europäisches Patent (AT,
BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC,
NL, PT, SE).
(71) Anmelder (für alle Bestimmungsstaaten mit Ausnahme von
US): SIEMENS AKTIENGESELLSCHAFT [DE/DE]; Veröffentlicht:
Wittelsbacherplatz 2, D-80333 München (DE). — Mit internationalem Recherchenbericht.

[Fortsetzung auf der nächsten Seite]

(54) Title: METHOD FOR PROTECTED ACCESS TO AT LEAST ONE VARIABLE IN A PREEMPTIVE MULTITASKING-
CONTROLLED PROCESSOR SYSTEM

(54) Bezeichnung: VERFAHREN ZUM GESICHERTEN ZUGRIFF AUF ZUMINDEST EINE VARIABLE IN EINEM PRÄEMP-
TIV MULTITASKING-GESTEUERTEN PROZESSORSYSTEM



(57) Abstract: In an access status memory (ZSE1), the accessing task (T1) inputs blocking data (SI) before a current access to at least one variable. In addition, task change data (WI) planned by the task scheduler (BST) during the protected current access is inputted into the access status memory (ZSE1) with the aid of said task scheduler (BST). At the end of the current access, a release information (FI) is inputted into the access status memory (ZSE1) and the delayed task change (TWA) is executed by the currently accessing task (T1) once the task change data (WI) has been inputted.

[Fortsetzung auf der nächsten Seite]